

From: Mitushin, Nikolay (nikolay.mitushin@intel.com) Reply-TO:

Date: 16 апреля 2003 г. (14 апреля 2003 г.)

Subj: Конкурс научных проектов

Уважаемые коллеги!

Завершился первый тур конкурса исследовательских проектов в области автоматизации проектирования интегральных схем, проводимый Московским физико-техническим институтом и компанией Intel. На конкурс поступило 84 заявки от научных коллективов и индивидуальных исследователей. Уровень всех заявок был весьма высок, что сделало задачу жюри крайне сложной.

Нам хотелось бы особо подчеркнуть высокий профессиональный уровень и актуальность подавляющего большинства из представленных работ. 42 проекта будут отмечены специальными дипломами научного жюри, которые будут высланы их авторам по почте.

К сожалению, существуют естественные ограничения на количество проектов, которые мы можем пригласить для участия во втором туре. По результатам длительного обсуждения, во второй тур вышли двадцать проектов, список которых содержится в приложенном файле.

Мы надеемся, что конкурс будет способствовать установлению долгосрочных отношений между организаторами и участниками и более интенсивному обмену идеями в области автоматизации проектирования интегральных схем. Оргкомитет благодарит всех за внимание, проявленное к конкурсу.

Большое спасибо за участие в конкурсе.

С уважением,

Оргкомитет конкурса исследовательских проектов в области автоматизации проектирования интегральных схем.

From: Mitushin, Nikolay (nikolay.mitushin@intel.com) Reply-TO:

Date: 16 апреля 2003 г. (15 апреля 2003 г.)

Subj: Дипломанты конкурса САД

Уважаемые коллеги!

Ниже приведен список проектов и руководителей, получивших дипломы конкурса исследовательских проектов в области автоматизации проектирования интегральных схем.

С уважением,

Оргкомитет конкурса.

Дипломанты конкурса САД

ФИО	Название работы
Базилевич Роман Петрович	МЕТОДОЛОГИЧЕСКОЕ, АЛГОРИТМИЧЕСКОЕ И ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ ДЛЯ АВТОМАТИЗИРОВАННОГО КОНСТРУКТОРСКОГО ПРОЕКТИРОВАНИЯ ИНТЕГРАЛЬНЫХ СХЕМ БОЛЬШОЙ И СВЕРХБОЛЬШОЙ РАЗМЕРНОСТИ (С МИЛЛИОНАМИ СОСТАВНЫХ БЛОКОВ И ЭЛЕМЕНТОВ)
Бершадский Александр Моисеевич	Алгоритм совместного решения задач размещения ячеек и глобальной трассировки топологии СБИС методом иерархической декомпозиции в среде распределенных вычислений.
Бибило Петр Николаевич	ИЗУЧЕНИЕ В ВЫСШИХ УЧЕБНЫХ ЗАВЕДЕНИЯХ ВЫСОКОУРОВНЕВЫХ ЯЗЫКОВ ПРОЕКТИРОВАНИЯ МИКРОЭЛЕКТРОННЫХ СИСТЕМ
Бутов Александр Стефанович	«СОКРАТ» - СИСТЕМА СКВОЗНОГО ПРОЕКТИРОВАНИЯ ТОПОЛОГИИ ПОЛУЗАКАЗНЫХ БИС
Веселов Алексей Аркадьевич	Разработка системы имитационного моделирования цифровых интегральных схем D-расширением сетей Петри
Галушкин Александр Иванович	Разработка комплекса нейросетевых модулей перспективных САПР СБИС
Гольцман Григорий Наумович	Разработка нового бесконтактного метода оптической диагностики микросхем для временного анализа и верификации с пикосекундным разрешением на основе однофотонного сверхпроводящего детектора ИК-излучения
Горьковой Валерий Федорович	АЛГОРИТМЫ НА ГРАФАХ
Гуров Сергей Исаевич	Новые методы логического синтеза макроблоков БИС
Долинский Михаил Семенович	Интегрированная среда сквозной совместной разработки программного и аппаратного обеспечения мультипроцессорных систем на кристалле
Евтушенко Нина В.	Оптимизация цифровых схем на основе решения автоматных уравнений
Закревский Аркадий Дмитриевич	Логическое проектирование дискретных управляющих устройств на основе решения логико-комбинаторных задач
Захаров Сергей Михайлович	ФИЗИЧЕСКИЕ ПАРАМЕТРЫ ПЕРЕХОДНЫХ ПРОЦЕССОВ В ЛИНИЯХ СВЯЗИ ИНТЕГРАЛЬНЫХ СХЕМ

Зинченко Л. А.	Проектирование интегральных схем на основе эволюционных вероятностных моделей
Золоторевич Людмила Андреевна	ФУНКЦИОНАЛЬНО-ЛОГИЧЕСКОЕ ПРОЕКТИРОВАНИЕ БИС/СБИС И УСТРОЙСТВ ЦИФРОВОЙ ЭЛЕКТРОНИКИ
Зуев Игорь Станиславович	Технологически инвариантное проектирование топологии параметризованных фрагментов МОП БИС
Карпов Юрий Глебович	Верификация взаимодействующих временных автоматов
Кожевников Арист Александрович	UnitWalk, вероятностный алгоритм для задачи булевой выполнимости, в применении к формальной верификации моделей
Коноплев Борис Георгиевич	Разработка методов и программных средств автоматического синтеза субмикронных статических ОЗУ для систем на кристалле
Курейчик Виктор Михайлович	Исследование и разработка методов эволюционной адаптации для решения задачи компоновки СБИС
Лебедев Борис Константинович	Исследование и разработка методов эволюционной адаптации для решения задачи глобальной трассировки
Левин Виталий Ильич	ЛОГИЧЕСКИЙ АНАЛИЗ ДИНАМИЧЕСКИХ ПРОЦЕССОВ В ДИСКРЕТНЫХ СИСТЕМАХ ПРИ НАЛИЧИИ НЕОПРЕДЕЛЕННОСТИ
Ложкин Сергей Андреевич	Методы логического синтеза, декомпозиции булевых функций и вложения графов для оптимизации сквозного проектирования СБИС
Лузин Сергей Юрьевич	Разработка системы проектирования печатных плат и СБИС "FreeStyle EDA"
Матросова Анжела Юрьевна	Синтез отказоустойчивых дискретных систем
Новиков Яков Андреевич	РАЗРАБОТКА ИНТРУМЕНТОВ РЕШЕНИЯ ЗАДАЧИ "ВЫПОЛНИМОСТЬ" ДЛЯ ФОРМАЛЬНОЙ ВЕРИФИКАЦИИ ПРОЦЕССОВ ПРОЕКТИРОВАНИЯ ЛОГИЧЕСКИХ СХЕМ
Перязев Николай Алексеевич	Декомпозиция булевых функций в предэлементарных базисных множествах
Петренко Анатолий Иванович	РАЗРАБОТКА ЭФФЕКТИВНЫХ ЧИСЛЕННЫХ МЕТОДОВ МОДЕЛИРОВАНИЯ И ОПТИМИЗАЦИИ СХЕМОТЕХНИЧЕСКИХ РЕШЕНИЙ для СБИС
Рыженко Николай Владимирович	Pathfinder ("Следопыт")

Скворцов Аркадий Алексеевич	Экспериментальное и теоретическое моделирование тепловых режимов работы слоев металлизации интегральных микросхем (многослойных тонкопленочных структур на кремнии).
Скобцов Юрий Александрович	Эволюционные методы построения проверяющих тестов цифровых СБИС высокой степени интеграции
Соловьев Валерий Васильевич	Программный комплекс ZUBR проектирования цифровых систем на основе СБИС
Старостин Николай Владимирович	Экстремальные задачи оптимальной правильной вершинной раскраски графа
Строгонов Андрей Владимирович	Проектирование БИС с учетом надежности
ТОМАШЕВ Валерий Фомич	Технологическое отображение для полузаказных СБИС
Топорков Виктор Васильевич	АЛГОРИТМЫ КОМПОНЕНТНОГО РАЗБИЕНИЯ В СОВМЕСТНОМ ПРОЕКТИРОВАНИИ АППАРАТНО-ПРОГРАММНЫХ СИСТЕМ
Хапаев Михаил Михайлович	Вычислительный алгоритм экстракции резистивных импедансов нерегулярных планарных структур и его реализация
Хаханов Владимир Иванович	SIGETEST - МОДЕЛИРОВАНИЕ И СИНТЕЗ ТЕСТОВ ДЛЯ СЛОЖНЫХ ЦИФРОВЫХ СИСТЕМ
Чикуров Николай Георгиевич	Логический синтез, анализ и оптимизация. Алгоритмы декомпозиции.
Шалыто Анатолий Абрамович	Декомпозиция и логический синтез булевых функций в базисе произвольных логических элементов
Шаповалов Евгений Петрович	Структурная теория алгоритмов - аппарат оптимизационного анализа при проектировании ВУ на СБИС или ПЛИС
Янковская Анна Ефимовна	СУБОПТИМАЛЬНЫЙ СКВОЗНОЙ ЛОГИЧЕСКИЙ СИНТЕЗ УСТРОЙСТВ ЛОГИЧЕСКОГО УПРАВЛЕНИЯ

From: Mitushin, Nikolay (nikolay.mitushin@intel.com) Reply-TO:
Date: 16 апреля 2003 г. (15 апреля 2003 г.)
Subj: Конкурс научных проектов - второй тур

Глубокоуважаемые коллеги!

Нам очень приятно, что Ваш проект прошел во второй тур конкурса исследовательских проектов в области автоматизации проектирования интегральных схем.

С уважением,
Оргкомитет конкурса.

Список работ, прошедших во второй этап конкурса

Название проекта	Город	Организация	Автор
РАЗРАБОТКА ЭФФЕКТИВНЫХ ЧИСЛЕННЫХ МЕТОДОВ МОДЕЛИРОВАНИЯ И ОПТИМИЗАЦИИ СХЕМОТЕХНИЧЕСКИХ РЕШЕНИЙ для СБИС	Киев	Национальный Технический Университет Украины "Киевский политехнический институт"	Петренко Анатолий Иванович
РАЗРАБОТКА ИНТРУМЕНТОВ РЕШЕНИЯ ЗАДАЧИ "ВЫПОЛНИМОСТЬ" ДЛЯ ФОРМАЛЬНОЙ ВЕРИФИКАЦИИ ПРОЦЕССОВ ПРОЕКТИРОВАНИЯ ЛОГИЧЕСКИХ СХЕМ	Минск		Новиков Яков Андреевич
Pathfinder ("Следопыт")	Москва	ФРТК МФТИ, м.н.с. НИИ "Вычислительные технологии" (отделение САПР)	Рыженко Николай Владимирович
МЕТОДОЛОГИЧЕСКОЕ, АЛГОРИТМИЧЕСКОЕ И ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ ДЛЯ АВТОМАТИЗИРОВАННОГО КОНСТРУКТОРСКОГО ПРОЕКТИРОВАНИЯ ИНТЕГРАЛЬНЫХ СХЕМ БОЛЬШОЙ И СВЕРХБОЛЬШОЙ РАЗМЕРНОСТИ (С	Львов	Национальный университет «Львовская политехника»	Базилевич Роман Петрович

МИЛЛИОНАМИ
СОСТАВНЫХ БЛОКОВ И
ЭЛЕМЕНТОВ)

Оптимизация цифровых схем на основе решения автоматных уравнений	Томск	Томский государственный университет	Нина В. Евтушенко
Логическое проектирование дискретных управляющих устройств на основе решения логико-комбинаторных задач	Минск	Объединенный институт проблем информатики НАН Беларуси	Закревский Аркадий Дмитриевич
Декомпозиция и логический синтез булевых функций в базисе произвольных логических элементов	Санкт-Петербург	Санкт-Петербургский институт точной механики и оптики (технического университета)	Шалыто Анатолий Абрамович
UnitWalk, вероятностный алгоритм для задачи булевой выполнимости, в применении к формальной верификации моделей	Санкт-Петербург	Санкт-Петербургский государственный университет	Кожевников Арист Александрович
Разработка системы проектирования печатных плат и СБИС "FreeStyle EDA"	Санкт-Петербург	Санкт-Петербургский государственный университет аэрокосмического приборостроения	Лузин Сергей Юрьевич
«СОКРАТ» - СИСТЕМА СКВОЗНОГО ПРОЕКТИРОВАНИЯ ТОПОЛОГИИ ПОЛУЗАКАЗНЫХ БИС	Москва	МИЭТ	Бутов Александр Стефанович
Экстремальные задачи оптимальной правильной вершинной раскраски графа	Нижний Новгород	Нижегородский государственный университет им. Н. И. Лобачевского (ННГУ)	Старостин Николай Владимирович
SIGETEST - МОДЕЛИРОВАНИЕ И СИНТЕЗ ТЕСТОВ ДЛЯ СЛОЖНЫХ ЦИФРОВЫХ СИСТЕМ	Харьков	Харьковский национальный университет проектирования радиоэлектроники	Хаханов Владимир Иванович
Алгоритм совместного решения задач размещения ячеек и глобальной	Пенза	Пензенский Государственный Университет	Бершадский Александр Моисеевич

трассировки топологии
СБИС методом
иерархической
декомпозиции в среде
распределенных
вычислений.

ЭФФЕКТИВНЫЕ
АЛГОРИТМЫ
НАХОЖДЕНИЯ ВСЕХ
КРАТЧАЙШИХ ПОКРЫТИЙ
БУЛЕВОЙ МАТРИЦЫ
БОЛЬШОЙ РАЗМЕРНОСТИ
– ОСНОВА
АВТОМАТИЗАЦИИ
ПРОЕКТИРОВАНИЯ И
ПЕРЕПРОЕКТИРОВАНИЯ
ИНТЕГРАЛЬНЫХ СХЕМ

Интегрированная среда
сквозной совместной
разработки программного и
аппаратного обеспечения
мультипроцессорных систем
на кристалле

Технологически
инвариантное
проектирование топологии
параметризованных
фрагментов МОП БИС

Синтез отказоустойчивых
дискретных систем

ФИЗИЧЕСКИЕ ПАРАМЕТРЫ
ПЕРЕХОДНЫХ
ПРОЦЕССОВ
В ЛИНИЯХ СВЯЗИ
ИНТЕГРАЛЬНЫХ СХЕМ

Разработка методов и
программных средств
автоматического синтеза
субмикронных статических
ОЗУ для систем на
кристалле

Исследование и разработка
методов эволюционной
адаптации для решения
задачи компоновки СБИС

Томск

лаборатория
интеллектуальных
систем

Янковская Анна
Ефимовна

Гомель

Гомельский
государственный
университет
им.Ф.Скорины

Долинский
Михаил
Семенович

Санкт-
Петербург

Санкт-
Петербургский
государственный
электротехнический
университет

Зуев Игорь
Станиславович

Томск

Томский
государственный
университет

Матросова
Анжела
Юрьевна

Москва

Институт
микропроцессорных
вычислительных
систем РАН

Захаров Сергей
Михайлович

Таганрог

Таганрогский
государственный
радиотехнический
университет

Коноплев
Борис
Георгиевич

Таганрог

Таганрогский
государственный
радиотехнический
университет

Курейчик
Виктор
Михайлович