

А. А. Шалыто

**Работы по многофункциональным и настраиваемым модулям,
выполненные в СССР и России**

1. *Поваров Г. Н.* К изучению контактных схем упорядоченного типа // Проблемы передачи информации. 1954. № 4.
2. *Поваров Г. Н.* О функциональной разделимости булевых функций // Докл. АН СССР. 1954. № 5.
3. *Сагалович Ю. Л.* Мера упорядоченности булевых функций // Проблемы передачи информации. 1961. № 8.
4. *Лазарев В. Г., Наумчук О. Ф., Саввин Г. Г., Сагалович Ю. Л.* О переписи типов релейно-контактных схем автоматической телефонии // Проблемы передачи информации. 1963. № 8.
5. *Лупанов О. Б.* Об одном подходе к синтезу управляющих систем – принципе локального кодирования // Проблемы кибернетики. 1965. № 14.
6. *Кондратьева Е. А.* Об универсальных П-сетях для функций алгебры логики от n переменных // Проблемы кибернетики. Вып. 19. М.: Наука, 1965.
7. *Горбатов В. А.* Синтез логических схем в произвольном базисе // Теория дискретных автоматов. Рига: Зинатне, 1967.
8. *Страздинь И. Э.* Группа самодвойственных преобразований булевых функций // Теория дискретных автоматов. Рига: Зинатне, 1967.
9. *Шеришева Е. В.* Построение универсальных контактных схем // Проблемы кибернетики. Вып. 18. М.: «Наука», 1967.
10. *Бабичева Е. И., Прангишвили И. В., Ускач М. А., Шаипов Н.* Некоторые критерии оценки эффективности логических модулей // Автоматика и телемеханика. 1968. № 3.
11. *Поспелов Д. А.* Логические методы анализа и синтеза схем. М.: Энергия, 1968, 1974.
12. *Страздинь И. Э.* Самодвойственные типы булевых функций до пяти переменных / Автоматика и вычисл. техника. 1969. № 4.
13. *Попов Ю. А., Бочков П. Е., Горностаев Ю. М., Ноздрин Г. В.* Управляемый функциональный модуль. Авторское свидетельство (А. с.) СССР № 257867 // Бюл. изобр. 1969. № 36.
14. *Майоров С. А., Павленко В. В., Петухов Г. А., Скорубский В. И.* О выборе эффективных булевых функций // Изв. высш. учебн. заведений. Серия «Приборостроение». 1970. № 1.
15. *Прангишвили И. В., Ускач М. А., Копейкин Г. А.* Комплекс логических МДП-интегральных схем для систем автоматики и телемеханики // Приборы и системы управления. 1970. № 4.
16. *Дулепов Е. Г.* Многофункциональные симметрические схемы // Автоматика и телемеханика. 1970. № 5.
17. *Дулепов Е. Г.* Базовый симметрический многополюсник. А. с. СССР № 264777 // Бюл. изобр. 1970. № 9.
18. *Прангишвили И. В., Демченко О. П., Копейкин Г. А., Ускач М. А. и др.* Многофункциональный логический модуль. А. с. СССР № 269599 // Бюл. изобр. 1970. № 15.
19. *Гаврилов М. А., Копыленко В. М.* Метод «переходных таблиц» синтеза многовыходных комбинационных структур на произвольных элементах. М.: Ин-т проблем управления, 1970.
20. *Розенблюм Л. Я.* Самодвойственная классификация и некоторые классы булевых функций // Автоматика и вычислительная техника. 1971. № 2.
21. *Розенблюм Л. Я.* Задача о построении универсального модуля и классификация булевых функций / В сб. «II Всесоюз. совещ. по теории релейных устройств и конечных автоматов». Рига: 1971.
22. *Кондратьева Е. А., Сопрунеко Е. П.,* Об оценке числа входов универсального логического модуля / В сб. «Автоматы и управление сетями связи». М.: «Наука», 1971.
23. *Варшавский В. И., Песчанский В. А., Мараховский В. Б.* Многофункциональные модули, реализующие все функции трех и четырех переменных / II Всесоюз. совещ. по теории релейных устройств и конечных автоматов. Тез. докл. Рига : Зинатне, 1971.
24. *Бочков П. Е., Сладков А. Б.* Построение ЦВМ на многофункциональных модулях / В сб. «Вычислительная техника». Т. II. Каунас: КПИ, 1971.
25. *Сериков Ю. А., Ливищ А. Н.* Логические уравнения / Тезисы докладов II Всесоюз. совещ. по теории релейных устройств и конечных автоматов. Рига, 1971.

26. Боголюбов И. Н., Овсиевич Б. Л. Некоторые способы решения систем логических уравнений в произвольных базисах / Тез. докл. II Всесоюз. совещ. по теории релейных устройств и конечных автоматов. Рига, 1971.
27. Якубайтис Э. А. Синтез структуры многофункционального логического элемента // Автоматика и вычисл. техника. 1972. № 3.
28. Стародубцев Н. А. Соотношения для числа настроек многофункциональных логических модулей // Известия АН СССР. Техническая кибернетика. 1972. № 4.
29. Якубайтис Э. А. Структура и эффективность многофункционального логического элемента // Автоматика и вычисл. техника. 1972. № 5.
30. Котельников И. В. К вопросу классификации булевых функций n переменных // Изв. высш. учебн. заведений. Серия «Радиофизика». 1972. № 11.
31. Бивол Л. Г. О реализации булевых функций на произвольных элементах / Абстрактная и структурная теория релейных устройств. М.: Наука, 1972.
32. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. О классификации неповторных булевых формул / Теория автоматов и ее приложения. Материалы советско-болгарского семинара. М.: Ин-т проблем передачи информации, 1973.
33. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. О многофункциональном использовании цифровых интегральных схем / Тез. докл. 5-й Всесоюз. научн.-техн. конференции «Проблемы создания систем управления судовыми техническими средствами». Л.: Судостроение, 1973.
34. Потапов В. И. Многофункциональные модули с кодовой перестройкой логики // В сб. «Измерители, преобразователи, приборы и устройства». Вып. I. Омск, 1973.
35. Страздинь И. Э., Страздиня Д. П., О возможности укрупнения классификации булевых функций // Теория автоматов и ее приложения. Вып. 2. Рига, Зинатне, 1973.
36. Бочков П. Е., Сладков А. Б., Попов Ю. А. Проектирование многофункциональных модулей с использованием инвариантов булевых функций // Автоматика и вычисл. техника. 1973. № 3.
37. Степановская И. А., Ускач М. А. Представление булевых функций многофункциональными логическими элементами // Автоматика и вычисл. техника. 1973. № 4.
38. Якубайтис Э. А. Универсальные логические элементы // Автоматика и вычисл. техника. 1973. № 5.
39. Якубайтис Э. А., Чапенко В. П., Калнберзинь А. Я. Метод синтеза структуры многофункционального логического элемента // Автоматика и вычисл. техника. 1973. № 6.
40. Попов В. А., Мокляк Н. Г., Скибенко И. Т., Сычев А. В. Об одном методе оптимального синтеза универсальных значений логических модулей. «Изв. высш. учебн. заведений. Серия «Приборостроение». 1973. № 11.
41. Якубайтис Э. А., Калнберзинь А. Я. Способ ускоренного синтеза структуры многофункционального логического элемента // Автоматика и вычисл. техника. 1974. № 2.
42. Дулепов Е. Г., Есипова А. С. К оценке числа внешних полюсов в универсальных схемах // Известия высших учебных заведений. Серия «Приборостроение». 1974. № 2.
43. Калнберзинь А. Я., Чапенко В. П. Синтез многофункциональных логических элементов с использованием классификации булевых функций // Теория конечных автоматов и ее приложения. Вып. 3. Рига: Зинатне, 1974.
44. Дулепов Е. Г. Функциональные возможности универсальных симметрических логических элементов // Автоматика и вычисл. техника. 1974. № 4.
45. Прангшвили И. В., Ускач М. А., Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Многофункциональный логический модуль. А. с. СССР № 427336 // Бюл. изобр. 1974. № 17.
46. Якубайтис Э. А. Многофункциональный логический модуль. А. с. СССР № 430376 // Бюл. изобр. 1974. № 20.
47. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Вопросы выбора и применения многофункциональных логических модулей / Дискретные системы. Т.1. Симпозиум IFAC. Рига: Зинатне, 1974.
48. Попов Ю. А., Воронин А. Т., Сладков А. Б. Вопросы проектирования схем с высоким уровнем интеграции на основе КНС-технологии / Дискретные системы. Т.1. Симпозиум IFAC. Рига: Зинатне, 1974.
49. Якубайтис Э. А., Чапенко В. П. Синтез многофункциональных логических элементов / Дискретные системы. Т.1. Симпозиум IFAC. Рига: Зинатне, 1974.
50. Артюхов В. Л., Шалыто А. А. Многофункциональные модули из функциональных элементов // Рефераты докл. VI Всесоюз. совещ. по проблемам управления. М.: Наука, 1974.

51. *Артюхов В. Л., Копейкин Г. А., Шалыто А. А.* Синтез комбинационных схем из многофункциональных логических модулей /Построение управляющих устройств и систем. М.: Наука, 1974.
52. *Артюхов В. Л., Копейкин Г. А., Шалыто А. А.* Применение многофункциональных модулей среднего уровня интеграции для построения комбинационных схем /Третье совещание «Логический синтез в дискретных однородных средах». М.: Ин-т проблем передачи информации, 1974.
53. *Микросхемы гибридные сложные – микросборки «Пакет».* Руководство по применению. Отраслевой стандарт ОСТ 5.8354-74.
54. *Вольский В. Е., Пушкин Ю. Н., Юнг В. Н.* Проектирование пневматических систем управления судовыми энергетическими установками. Л.: Судостроение, 1975.
55. *Артюхов В. Л., Копейкин Г. А., Шалыто А. А.* Применение многофункциональных модулей среднего уровня интеграции для построения комбинационных схем // Теория конечных автоматов и ее приложения. Вып. 5. Рига: Зинатне, 1975.
56. *Якубайтис Э. А.* Логические автоматы и микромодули. Рига. Зинатне, 1975.
57. *Закревский А. Д.* Логические уравнения. Минск: Наука и техника, 1975.
58. *Якубайтис Э. А., Васюкевич В. О., Гобземис А. Ю., Зазнова Н. Е., Курмит А. А., Лоренц А. А., Петренко А. Ф., Чапенко В. П.* Теория автоматов // Теория вероятностей. Математическая статистика. Теоретическая кибернетика. М.: ВИНТИ, 1976. Т. 13.
http://www.mathnet.ru/php/getFT.phtml?jrnid=intv&paperid=28&what=fullt&option_lang=rus
59. *Сычев А. В., Кириченко Н. В., Калмыков В. А.* Многофункциональный логический модуль ячейка. А. с. СССР № 500525 //Бюл. изобр. 1976. № 3.
60. *Попов В. А., Скибенко И. Т., Василенко А. С. и др.* Логическая ячейка. А. с. СССР № 520585 //Бюл. изобр. 1976. № 25.
61. *Артюхов В. Л., Копейкин Г. А., Шалыто А. А.* Оценки сложности предстоящих реализаций в задачах логического и технического проектирования // Теория релейных устройств. Труды XVI Всесоюз. Школы-семинара. Челябинск: ЧПИ, 1976.
62. *Гаврилов М. А.* Композиция и декомпозиция комбинационных автоматов // Теория автоматов. М.: Наука, 1976.
63. *Справочник по интегральным микросхемам* /Тарабрин Б. В., Якубовский С. В., Барканов Н. А. и др. М.: Энергия, 1977.
64. *Гаврилов М. А., Девятков В. В., Пупырев Е. И.* Логическое проектирование автоматов. М.: Наука, 1977.
65. *Майоров С. А., Скорубский В. И., Кравцов Л. Я.* Универсальные логические модули и их применение //Управляющие системы и машины. 1977. № 1.
66. *Малев В. А.* Структурная избыточность в логических устройствах. М.: Связь. 1978.
67. *Артюхов В. Л., Копейкин Г. А., Шалыто А. А.* Функциональные возможности микроэлектронных резистивных наборов //Автоматрия. 1979. № 3.
68. *Блох А. Ш., Павловский А. И.* Синтез логических схем на трехвходовом операторе // Докл. АН БССР. 1979. № 7.
69. *Артюхов В. Л., Копейкин Г. А., Шалыто А. А., Фшшман Л. М.* Многофункциональный модуль. А.с. СССР № 643866 // Бюл. изобр. 1979. № 3.
70. *Лысенко Э. В., Попов В. А., Скибенко И. Т., Дергачев В. А.* Логическое устройство. А.с. СССР № 657432 // Бюл. изобр. 1979. № 14.
71. *Мищенко В. А., Семашко А. Н.* Многофункциональный логический модуль. А.с. СССР № 686146 // Бюл. изобр. 1979. № 34.
72. *Артюхов В. Л., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 703803 // Бюл. изобр. 1979. № 46.
73. *Юдицкий С. А., Тагаевская А. А., Ефремова Т. К.* Проектирование дискретных систем автоматизации. М.: Машиностроение, 1980.
74. *Блох А. Ш., Павловский А. И.* Логические сети из трехвходовых операторов // Автоматика и вычисл. техника. 1980. № 4.
75. *Артюхов В. Л., Шалыто А. А.* Логический многофункциональный модуль. А.с. СССР № 739525 //Бюл. изобр. 1980. № 21.
76. *Артюхов В. Л., Ушкарева К. М., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 744550 // Бюл. изобр. 1980. № 24.

77. Попов В. А., Скибенко И. Т., Василенко А. С., Мокляк Н. Г., Дергачев В. А. Многофункциональный логический модуль. А.с. СССР № 746499 // Бюл. изобр. 1980. № 25.
78. Артюхов В. Л., Фишман Л. М., Копейкин Г. А., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 746500 // Бюл. изобр. 1980. № 25.
79. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 758141 // Бюл. изобр. 1980. № 31.
80. Артюхов В. Л., Шалыто А. А., Фишман Л. М. Многофункциональный логический модуль. А.с. СССР. № 760451 // Бюл. изобр. 1980. № 32.
81. Мищенко В. А., Козюминский В.Д., Семашко А.Н. Многофункциональные автоматы и элементная база цифровых ЭВМ. М.: Радио и связь, 1981.
82. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Оценка логической эффективности интегральных микросхем // Автоматика и вычислительная техника. 1981. № 1.
83. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Многофункциональные логические модули из элементов с двусторонней проводимостью // Известия вузов. Приборостроение. 1981. № 4. <http://is.ifmo.ru/books/djvu/pdf/A022.pdf>
84. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Об оценках сложности реализации булевых формул древовидными схемами из настраиваемых модулей // Автоматика и телемеханика. 1981. № 11. <http://is.ifmo.ru/books/djvu/pdf/A021.pdf>
85. Артюхов В. Л., Копейкин Г. А., Шалыто А. А. Настраиваемые модули для управляющих логических устройств. Л.: Энергоиздат, 1981. http://is.ifmo.ru/books/nastr_mod/1-2.pdf
86. Артюхов В. Л., Вольский В. Е., Шалыто А. А. Логический модуль. А.с. СССР № 807271 // Бюл. изобр. 1981. № 7.
87. Лысенко Э. В., Попов В. А., Скибенко И. Т. и др. Универсальный логический модуль. А.с. СССР № 813410 // Бюл. изобр. 1981. № 10.
88. Артюхов В. Л., Храпко В. З., Копейкин Г. А., Николаев Е. И., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 813787 // Бюл. изобр. 1981. № 10.
89. Артюхов В. Л., Шалыто А. А. Настраиваемый функциональный модуль. А. с. СССР № 826338 // Бюл. изобр. 1981. № 16.
90. Артюхов В. Л., Киселев В. В., Шалыто А. А. Настраиваемое устройство. А. с. СССР № 834696 // Бюл. изобр. 1981. № 20.
91. Артюхов В. Л., Шалыто А. А. Многофункциональный логический модуль. А. с. СССР № 838699 // Бюл. изобр. 1981. № 22.
92. Артюхов В. Л., Шалыто А. А. Многофункциональный логический модуль. А. с. СССР № 838700 // Бюл. изобр. 1981. № 22.
93. Артюхов В. Л., Фишман Л. М., Боброва И. Л., Шалыто А. А. Многофункциональный логический модуль. А. с. СССР № 841518 // Бюл. изобр. 1981. № 23.
94. Артюхов В. Л., Бутенко Т. А., Шалыто А. А. Генератор импульсов. А. с. СССР № 851750 // Бюл. изобр. 1981. № 28.
95. Артюхов В. Л., Шалыто А. А. Настраиваемое устройство. А. с. СССР № 890388 // Бюл. изобр. 1981. № 46.
96. Мищенко В. А., Аспидов А. И., Гурьянов А. И. Многофункциональный логический модуль. А.с. СССР № 913365 // Бюл. изобр. 1982. № 10.
97. Артюхов В. Л., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 924697 // Бюл. изобр. 1982. № 16.
98. Ерофеев Ю. В., Михайлова А. А., Поляценок Г. Н., Шадрин И.С. Устройство для вычисления булевых функций А.с. СССР № 955027 // Бюл. изобр. 1982. № 32.
99. Гаврилов М. А. Декомпозиция комбинационных автоматов /Избранные труды. Теория релейных устройств и конечных автоматов. М.: Наука, 1983.
100. Терещенко С. М., Мищенко В. А., Панчиков В. С. и др. Многофункциональный логический модуль. А.с. СССР № 1005029 // Бюл. изобр. 1983. № 10.
101. Артюхов В. Л., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 1070693 // Бюл. изобр. 1984. № 4.
102. Артюхов В. Л., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 1073768 // Бюл. изобр. 1984. № 6.
103. Артюхов В. Л., Шалыто А. А. Многофункциональный логический модуль. А.с. СССР № 1077052 // Бюл. изобр. 1984. № 8.

104. *Артюхов В. Л., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1084783 //Бюл. изобр. 1984. № 13.
105. *Артюхов В. Л., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1096637 //Бюл. изобр. 1984. № 21.
106. *Черкашенко М. В.* Струйный многофункциональный логический модуль. А.с. СССР № 1124270 //Бюл. изобр. 1984. № 42.
107. *Черкашенко М. В., Дмитриев В. Н.* Струйный многофункциональный логический модуль. А.с. СССР № 1125614 //Бюл. изобр. 1984. № 43.
108. *Артюхов В. Л., Шалыто А. А.* Логический модуль. А.с. СССР № 1126947 //Бюл. изобр. 1984. № 44.
109. *Пупырев Е. И.* Перестраиваемые автоматы и микропроцессорные системы. М.: Наука, 1984.
110. *Бибило П. Н.* Декомпозиция булевых функций // Проектирование устройств логического управления. М.: Наука, 1984.
111. *Артюхов В. Л., Кузнецова О. С., Шалыто А. А.* Оценка функциональных возможностей программируемых логических матриц //Автоматика и вычислительная техника. 1985. № 2. <http://is.ifmo.ru/books/djvu/pdf/A020.pdf>
112. *Черкашенко М. В., Дмитриев В. Н.* Струйный многофункциональный логический модуль. А.с. СССР № 1136138 //Бюл. изобр. 1985. № 3.
113. *Артюхов В. Л., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1149244 // Бюл. изобр. 1985. № 13.
114. *Артюхов В. Л., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1151949 //Бюл. изобр. 1985. № 15.
115. *Черкашенко М. В.* Струйный многофункциональный логический модуль. А.с. СССР № 1196836 //Бюл. изобр. 1985. № 45.
116. *Артюхов В. Л., Викентьев Л. Ф., Аляев Ю. А.* Автоматизация синтеза комбинационных схем из настраиваемых модулей. Л.: Ин-т повышения квалификации руководящих работников и специалистов судостроительной промышленности (ИПК СП), 1985.
117. *Дергачев В. А., Артеменко М. Н., Балалаев В. А., Жалило А. А.* Логический модуль. А.с. СССР № 1242929 // Бюл. изобр. 1986. № 25.
118. *Дергачев В. А., Артеменко М. Н., Балалаев В. А., Жалило А. А.* Универсальный логический модуль. А.с. СССР № 1242931 // Бюл. изобр. 1986. № 25.
119. *Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1264161 // Бюл. изобр. 1986. № 38.
120. *Шалыто А. А.* Комбинационной двоичный сумматор-вычитатель. А.с. СССР № 1264166 // Бюл. изобр. 1986. № 38.
121. *Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1273914 // Бюл. изобр. 1986. № 44.
122. *Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1283744 // Бюл. изобр. 1987. № 2.
123. *Дергачев В. А., Губка С. А., Балалаев В. А., Аникин А. Н.* Универсальный логический модуль. А.с. СССР № 1290289 //Бюл. изобр. 1987. № 6.
124. *Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1290290 //Бюл. изобр. 1987. № 6.
125. *Викентьев Л. Ф., Аляев Ю. А., Шалыто А. А.* Многофункциональный логический модуль. А.с. СССР № 1335974 //Бюл. изобр. 1987. № 33.
126. *Арсюков А. И., Вавилов В. Н., Вольшонов Е. С., Митин В. Д., Сигалов А. С.* Устройство для вычисления булевых функций. А.с. СССР № 1339545 //Бюл. изобр. 1987. № 35.
127. *Викентьев Л. Ф., Аляев Ю. А., Шалыто А. А. и др.* Многофункциональный логический модуль. А.с. СССР № 1361539 //Бюл. изобр. 1987. № 47.
128. *Артюхов В. Л., Иванов А. А., Шалыто А. А.* Автоматизация проектирования комбинационных схем из универсальных модулей для управляющих систем. Л.: ИПК СП, 1987.
129. *Артюхов В. Л., Шалыто А. А.* Программируемое логическое устройство. А.с. СССР № 1587487 //Бюл. изобр. 1990. № 31.
130. *Артюхов В. Л., Шалыто А. А.* Программируемое логическое устройство. А.с. СССР № 1587488 //Бюл. изобр. 1990. № 31.

131. *Шалыто А. А.* Модули, универсальные в классе всех булевых функций с парафазными входными переменными //Известия РАН. Теория и системы управления. 1997. № 5. <http://is.ifmo.ru/books/djvu/pdf/A005.pdf>
132. *Брусенцов Н. П., Владимирова Ю. С.* Решение булевых уравнений // Методы математического моделирования. М.: Диалог – МГУ, 1998.
133. *Киселев В. В., Шалыто А. А.* Исследование переходных процессов в одноконтурных логических схемах //Известия РАН. Теория и системы управления. 1999. № 5. <http://is.ifmo.ru/books/djvu/pdf/A018.pdf>
134. *Шалыто А. А.* Методы аппаратной и программной реализации алгоритмов логического управления технологическими процессами. Автореферат диссертации на соискание ученой степени доктора технических наук. СПбГЭТУ, 1999.
135. *Шалыто А. А.* Логическое управление. Методы аппаратной и программной реализации алгоритмов. СПб.: Наука, 2000. http://is.ifmo.ru/books/log_upr/1
136. *Левченко В. С.* Общий вид решения булевых уравнений // Автоматика и телемеханика. 2000. № 2.
137. *Шалыто А. А.* Модули, универсальные в классе самодвойственных функций и в «близких» к ним классах //Известия РАН. Теория и системы управления. 2001. № 5. <http://is.ifmo.ru/books/djvu/pdf/A007.pdf>
138. *Стимулы для САПР* //Поиск. 2003. № 27. <http://is.ifmo.ru/science/4/>
139. *Шалыто А. А.* Мультиплексорный метод реализации булевых функций схемами из произвольных логических элементов //Известия РАН. Теория и системы управления. 2003. № 1. <http://is.ifmo.ru/books/djvu/pdf/A016.pdf>
140. *Шалыто А. А.* Разложение булевых функций по крайним правым входным переменным таблиц истинности //Известия РАН. Теория и системы управления. 2003. № 4. <http://is.ifmo.ru/books/djvu/pdf/A015.pdf>
141. *Шалыто А. А.* Методы построения многофункциональных логических модулей //Известия РАН. Теория и системы управления. 2004. № 6. <http://is.ifmo.ru/books/djvu/pdf/A014.pdf>
142. *Шалыто А. А.* Многофункциональные логические модули из элементов с двусторонней проводимостью //Известия РАН. Теория и системы управления. 2006. № 1. <http://is.ifmo.ru/books/djvu/pdf/B001.pdf>
143. *Stankovic R., Astola J., Shalyto A., Strukov A.* Reprints from the Early Days of Information Sciences. Early Work in Switching Theory and Logic Design in USSR. Tampere Int. Center for Signal Processing. Tampere. 2016.

База патентов СССР приведена здесь: <http://patents.su/>